

DAFTAR PUSTAKA

- By Mike Kossor, WA2EBY, 1999, *A Doppler Radio-Direction Finder*.
- Dermawan, Denny, 2009, *Implementasi tapis digital finite impulse response (FIR) berbasis FPGA (Field Programmable Gate Arrays)*, jurnal, Teknik Elektro Universitas Gadjah Mada.
- Ir. Timbang Pangaribuan, M.T, 2015, *Desain Filter Digital Menggunakan Teknik Windowing Dengan Simulasi Berbasis Matlab*, jurnal, Jurusan Teknik Elektro, Fakultas Teknik Universitas HKBP Nommensen-Medan.
- Lingga Hermanto, Iman Ilmawan Muharam, *Implementasi Serial Multipliers 8 Bit Ke Dalam IC FPGA Sebagai Pendukung Percepatan Operasi Perkalian Dalam Kompresi Citra*, Fakultas Ilmu Komputer dan Teknologi Informasi Universitas Gunadarma.
- Lita Lidyawati, Pauline Rahmiati ,Yuli Sunarti, 2016, *Implementasi Filter Finite Impulse Response (FIR) Window Hamming dan Blackman menggunakan DSK TMS320C6713*, jurnal, Teknik Elektro Institut Teknologi Nasional (ITENAS) Bandung.
- Lonnie C. Ludeman, 1986, *Fundamentals Of Digital Signal Processing, Book*, New Mexico State University.
- Rizki Jumadil Putra, Mochammad Rif'an dan Raden Arief Setyawan *Implementasi Filter Digital Fir (Finite Impulse Response) Pada Field Programmable Gate Arrays (FPGA)*.
- Steve Wender, 2002, *Analog and Digital Filter Design, Book*.
- Tri Budi Santoso, Hary Octavianto, Titon Dutono, *Implementasi Filter FIR secara Real Time pada TMS 32C5402, paper*, Politeknik Elektronika Negeri Surabaya Institut Teknologi Sepuluh Nopember Surabaya (ITS).
- T.W. Parks, C.S.Burrus, 1987, *Digital Filter Design, Book*